



---

Hortensia Mecha López es catedrática de Arquitectura y Tecnología de Computadores en el Departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid (UCM). Es licenciada en Ciencias Físicas por la UCM y doctora por esta misma Universidad.

Desde su incorporación a la Universidad en 1990 ha participado de forma continua en 10 proyectos de investigación competitivos. Su actividad investigadora ha estado muy relacionada con la optimización del diseño de circuitos digitales y la gestión eficiente del hardware reconfigurable, así como el estudio de la vulnerabilidad de los sistemas digitales y desarrollo de técnicas de endurecimiento de los mismos. Desde 2010 ha sido la investigadora principal de tres proyectos de investigación competitivos (AYA2009-13300-C03-01, TIN2013-40968-P y TIN2017-87237-P).

Actualmente pertenece al grupo de investigación sobre Gestión de Hardware Dinámicamente Reconfigurable (GHADIR), dedicado al estudio del diseño de circuitos integrados capaces de trabajar en entornos espaciales, que por tanto necesitan ser resistentes a las diferentes situaciones de radiación que sufren aviones y satélites.

Durante cuatro años (2010-2014) fue vicedecana de Asuntos Económicos e Infraestructuras de la Facultad de Informática de la UCM y durante los 4 siguientes fue la Secretaria Académica de la misma Facultad. Actualmente es la directora del Departamento de Arquitectura de Computadores y Automática.

En docencia ha impartido cursos de grado, máster y doctorado en una gran variedad de asignaturas del área de Arquitectura y Tecnología de Computadores, obteniendo siempre evaluaciones muy positivas o excelentes de la docencia.